**ТЕХНІЧНЕ ЗАВДАННЯ**

Содержание

1 Задание на курсовой проект 2

2 Назначение проектированного продукта 2

3 Состав устройства 2

4 Технические требования 3

4.1 Комплектация 1816 ВЕ48 3

4.2 Условия эксплуатации 1816 ВЕ48 3

4.3 Технические тебования 3

5 Требования к надежности 3

6 Этапы проектирования 4

7 Перечень текстовой и графической документации 4

*Изм.*

*Лист*

*№ докум.*

*Підпис*

*Дата*

*Стор*

*1*

*ІАЛЦ.462637.002.ТЗ*

*Розроб.*

*Стешин Л.В,*

*Перевір.*

*Ткаченко В.В В.ВВ.В.*

*Реценз.*

*Н. Контр.*

*Затверд.*

Ткаченко В.В

*Технічне завдання*

*Стор.*

*Стор*

*4*

*НТУУ “КПІ” ФІОТ*

1. Технічне завдання на курсовий проект

Зм.

Стор

№ докум.

Підпис

Дата

Лист

2

ІАЛЦ 463627.002 ТЗ

№ залікової книжки ( 6218 ) 10, (1 1000 0100 1010) 2

Вихідні дані зазначенні в таблиці 1.

Таблица 1. Вихідні дані

|  |  |
| --- | --- |
| Вибір елементної бази | PIC 16C84 |
| Організація шини | ША, ШД |
| Вибір системи команд | Комплексна |
| КПП. КПДП | Децентралізована |
| Спосіб множення, ділення, розрядність операндів | множенне 1- спосіб, Розрядність операндів - 16 |
| Кількість ЗП | 60 |
| Функція | F = X1 2 + X2 2  -X3/X4 |
| Адреса для інтерфейсу зовнішнього пристрою | ВВ55 |
| пам'ять | 1Кб |
|  |  |
| Функціональна схема | КПП+КПДП+Інтерфейс ЗП |
| Принцыпиальная схема | Інтерфейс ЗП+КПДП |
|  |  |
|  |  |
|  |  |

2. Вміст пристрою

Зм.

Стор

№ докум.

Підпис

Дата

Лист

2

ІАЛЦ 463627.002 ТЗ

Пристрій:

- Процесор;

- Мікросхеми пм'яті;

- Регістри;

- Таймери;

- Дешифратори;

- Набір логічних елементів;

- Периферійний адаптер.

1. Етапи та терміни проектування.

* Отримання технічного завдання
* Розробка структурної схеми МПС
* Розробка функціональної схеми інтерфейсу зовнішного пристрою, контроллера приорітетних переривань та контроллера прямого доступу до пам'яті.
* Розробка принципіальної схеми інтерфейсу зомнішнього пристрою та контроллера прямого доступу до пам'яті.
* Розробка блок-схем алгоритмів основної програми.
* Написання програми обчислення заданої функції.

1. Перелік текстової та графічної документації.

Перелік текстової документації:

* Опис альбому
* Технічне завдання
* Пояснювальна записка

Перелік графічної документації:

Зм.

Стор

№ докум.

Підпис

Дата

Лист

2

ІАЛЦ 463627.002 ТЗ

* Схема електрична структурна
* Схема електрична функціональна інтерфейсу зовнішного пристрою, контроллера приорітетних переривань та контроллера прямого доступу до пам'яті.
* Схема принципіальна інтерфейсу зомнішнього пристрою та контроллера прямого доступу до пам'яті.

**МІКРОПРОЦЕСОРНА СИСТЕМА.**

**СХЕМА СТРУКТУРНА**

**ІНТЕРФЕЙС ЗОВНІШНЬОГО ПРИСТРОЮ. СХЕМА ФУНКЦІОНАЛЬНА ЕЛЕКТРИЧНА**

**ІНТЕРФЕЙС ЗОВНІШНЬОГО ПРИСТРОЮ. СХЕМА ПРИНЦИПІАЛЬНА ЕЛЕКТРИЧНА**

**ПОЯСЛЮВАЛЬНА ЗАПИСКА**